

(11) Publication number: 2001345666 A

Generated Document.

PATENT ABSTRACTS OF JAPAN

(21) Application number: **2000161611**

(51) Intl. Cl.: H03H 9/145 H03H 9/25 H03H 9/64

(22) Application date: **31.05.00**

(30) Priority:

(43) Date of application

publication:

14.12.01

(84) Designated contracting

states:

(71) Applicant: KYOCERA CORP

(72) Inventor: ITO MIKI

(74) Representative:

(54) ELASTIC SURFACE WAVE DEVICE

(57) Abstract:

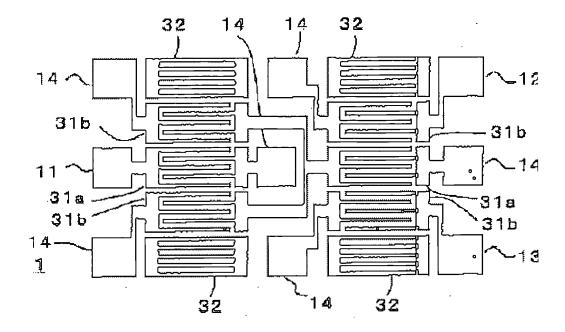
PROBLEM TO BE SOLVED: To provide a balanced elastic surface wave device of high quality, which operates as a balanced type and is excellent in filter characteristic.

SOLUTION: In the elastic surface wave device, a resonator electrode pattern is formed by providing a plurality of odd-numbered IDT electrodes in propagation direction of the elastic surface wave, and is provided in a plurality of stages on a piezoelectric substrate. One of the resonator electrode patterns formed in stages at both ends of the resonator electrode patterns is made a balanced or unbalanced input, and the other is made an unbalanced or balanced output. A resonator electrode pattern wherein an unbalanced input or an unbalanced output is formed is formed so that IDT electrodes arranged at both sides of a center IDT electrode become the same phase

2001345666 A Page 2 of 2

mutually, and a resonator electrode pattern wherein a balanced input or a balanced output is formed is formed so that IDT electrodes arranged at both sides of a center IDT electrode become reverse phase mutually.

COPYRIGHT: (C)2001,JPO



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-345666 (P2001 - 345666A)

(43)公開日 平成13年12月14日(2001.12.14)

(51) Int.C1.7		強別記号	FΙ		ī	マコード(参考)
H03H	9/145		H03H	9/145	Α	5 J O 9 7
	9/25			9/25	Α	
	9/64			9/64	Z	

		審査請求	未請求 請求	項の数1	OL	(全 6	頁)	
(21)出願番号	特顯2000-161611(P2000-161611)	(71)出題人	000006633					
(22)出顧日	京セラ株式会社 平成12年 5 月31日 (2000. 5.31) 京都府京都市伏見区竹田島							
		(72)発明者	伊藤 幹 京都府相楽郡 セラ株式会社			目5番地	京	
		Fターム(参	GG	01 AA13 I 28 DD29 1 03 GG04 I 08 KK04 I	eog fi 1402 ha	701 GG01		

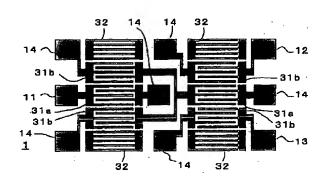
(54)【発明の名称】 弾性表面波装置

(57)【要約】

ある、高品質な平衡型弾性表面波装置を提供すること。 【解決手段】 圧電基板上に、奇数個のIDT電極の複 数を弾性表面波の伝搬方向に沿って並設して成る共振器 型電極パターンを複数段に配設し、これらの共振器型電

【課題】 平衡型として動作し、フィルタ特性が良好で

極パターンの両端の段に形成された共振器型電極パター ンの一方を平衡または不平衡入力部とし、他方を不平衡 または平衡出力部とし、不平衡入力部または不平衡出力 部が形成された共振器型電極パターンは、中央に位置す るIDT電極の両側に配設されるIDT電極が、互いに 同位相となるように形成されているとともに、平衡入力 部または平衡出力部が形成された共振器型電極パターン は、中央に位置するIDT電極の両側に配設されるID T電極が、互いに逆位相となるように形成されているこ とを特徴とする弾性表面波装置とした。



20

【特許請求の範囲】

【請求項1】 圧電基板上に、奇数個のIDT電極の複 数を弾性表面波の伝搬方向に沿って並設して成る共振器 型電極パターンを複数段に配設し、これらの共振器型電 極パターンの両端の段に形成された共振器型電極パター ンの一方を平衡または不平衡入力部とし、他方を不平衡 または平衡出力部とした弾性表面波装置であって、不平 衡入力部または不平衡出力部が形成された共振器型電極 パターンは、中央に位置するIDT電極の両側に配設さ れるIDT電極が、互いに同位相となるように形成され ているとともに、平衡入力部または平衡出力部が形成さ れた共振器型電極パターンは、中央に位置するIDT電 極の両側に配設されるIDT電極が、互いに逆位相とな るように形成されていることを特徴とする弾性表面波装

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、例えば、自動車電 話および携帯電話等の移動体無線機器等に内蔵される周 波数帯域フィルタであって、不平衡入力-平衡出力型あ るいは平衡入力ー不平衡出力型の弾性表面波装置に関す る。

[0002]

【従来の技術】近年、移動体通信機器等の小型・軽量化 および低コスト化のため、使用部品の削減が進められ、 弾性表面波 (Surface Acoustic Wav e、以下、SAWともいう)装置に新たな機能の付加が 要求されてきている。その1つに不平衡入力-平衡出力 型あるいは平衡入力ー不平衡出力型に構成できるように するとの要求がある。ここで平衡入力あるいは平衡出力 とは、信号が2つの信号線路間の電位差として入力ある いは出力するものをいい、各信号線路の信号は振幅が等 しく、位相が逆相になっている。これに対して、不平衡 入力あるいは不平衡出力とは、信号がグランド電位に対 する1本の線路の電位として入力あるいは出力するもの をいう。

【0003】従来のSAWフィルタは、一般的に不平衡 入力-不平衡出力型SAWフィルタ(以下、不平衡型S AWフィルタと略す)であるため、SAWフィルタ後段 の回路や電子部品が平衡入力型となっている場合は、S AWフィルタと後段との間に、不平衡-平衡変換器(以 下、バランともいう)を挿入した回路構成を採っていた。 同様にSAWフィルタ前段の回路や電子部品が平衡出力 型となっている場合は、前段とSAWフィルタとの間に バランを挿入した回路構成となっていた。

【0004】現在、バランを削除するために、SAWフ ィルタに不平衡-平衡変換機能あるいは平衡-不平衡変 換機能を持たせた、不平衡入力-平衡出力型SAWフィ ルタあるいは平衡入力-不平衡出力型SAWフィルタ (以下、平衡型SAWフィルタと略す)の実用化が進めら 50 により載置固定され、キャップを外部筺体に被せて封止

れている。

【0005】従来の平衡型SAW素子の基本構成を図3 に示す (特開平9-321574号公報等参照)。42 ° Yカット-X伝搬のLiTaO3単結晶などからなる 圧電基板上に、AIやAI-Cuなどからなる一対の櫛 歯状電極であるIDT (Inter Digital Transducer) 電極が複数個 (図3では3個) 形成されており、IDT電極のSAW伝搬路の両端には SAWを効率よく共振させるための反射器が設けられ る。このような電極パターンは、一般的に共振器型電極 パターンと呼ばれている。なお、IDT電極および反射 器の電極指の本数は数本~数100本にも及ぶため、そ の形状を簡略化して描いてある。

【0006】3個のIDT電極のうち、中央に配置され たIDT電極は不平衡入力または不平衡出力用IDT電 極であり、その両端のIDT電極はそれぞれ平衡入力ま たは平衡出力用IDT電極である。出力用IDT電極を 形成している1対の電極のうち、一方を出力1とする と、他方が出力1に対して振幅が同じ大きさで位相が逆 相になっている出力2となり、平衡型の動作を行ってい る。

【0007】このようなSAW素子を用いたSAW装置 には、その駆動周波数や通過帯域が数100MHz~数 GHzと高周波化すると同時に、通過帯域内の低挿入損 失化と通過帯域外の高減衰量化が要求されてきている。 特に、高減衰量化の要求を達成するために、SAW素子 は図2に示すように図3のSAW装置を複数段接続にし た構成が必要となってきている。

【0008】図中の11は不平衡入力または不平衡出力 端子(以下、不平衡入出力用端子ともいう)、12は平 衡出力または平衡入力1用端子(以下、平衡入出力1用 端子ともいう)、13は平衡出力または平衡入力2用端 子(以下、平衡入出力2用端子ともいう)、14は接地 端子である。低挿入損失、髙帯域外減衰量を確保するた めには、図2に示すように段数は2段程度のものが望ま れる。1段では、低挿入損失であるが、減衰量が劣化 し、3段以上では逆に、高減衰量であるが、挿入損失が 劣化する。

【0009】SAW素子はセラミック基板などから形成 される外部筐体にSi樹脂などにより載置固定され、つ ぎに、AuやAl-Si合金などから形成されるワイヤ 線でSAW素子の電極端子と外部筐体の電極端子が接続 され、つぎに、コバールなどから形成されるキャップを 外部筺体に被せて封止することによりワイヤボンディン グ配線のSAW装置が構成される。

【0010】または、SAW素子の電極端子上にAuな どからなるパンプを形成し、つぎに、SAW素子を、パ ンプが形成されSAWが伝搬する面を下面にしてセラミ ック基板などからなる外部筐体にフリップチップ実装法

(3)

3

することによりフリップチップ実装のSAW装置が構成される。

[0011]

【発明が解決しようとする課題】しかしながら、上記従来のSAW素子の構成では、平衡入出力1用端子は1段目のSAW素子の間に形成され、平衡入出力2用端子は2段目のSAW素子の平衡入出力1用端子と反対側に形成されてしまう。

【0012】上記従来のSAW素子を用いたワイヤボンディング配線のSAW装置では、図5に示すように平衡入出力1用端子に配線されたワイヤと、平衡入出力2用端子に配線されたワイヤではワイヤの長さや周辺の電極パターンの形状がそれぞれ電気的に非対称になってしまう。または、上記従来のSAW素子を用いたフリップチップ実装のSAW装置では、図7に示すように平衡入出力1用端子に接続された外部筐体の電極パターンと平衡入出力2用端子に接続された外部筐体の電極パターンの形状がそれぞれ電気的に非対称になってしまう。

【0013】このように平衡入出力1と平衡入出力2でワイヤや電極パターンが非対称になると、SAW装置の電気特性はワイヤや電極パターンなどで発生するインダクタ成分や容量成分により影響を受け、平衡入出力1、平衡入出力2でそれぞれ異なった電気特性になってしまう。これにより、振幅が等しく、位相が逆相であるという平衡型SAW装置の条件を満足せず、フィルタ特性が著しく劣化してしまうという問題が発生する。

【0014】したがって、本発明は上記事情に鑑みて、 平衡型として動作し、フィルタ特性が良好である、高品 質な平衡型弾性表面波装置を提供することを目的とす る。

[0015]

【課題を解決するための手段】上記課題を解決する本発明の弾性表面波装置は、圧電基板上に、奇数個のIDT電極の複数を弾性表面波の伝搬方向に沿って並設して成る共振器型電極パターンを複数段に配設し、これらの共振器型電極パターンの両端の段に形成された共振器型電極パターンの一方を平衡または不平衡入力部とし、他方を不平衡または平衡出力部とした弾性表面波装置であって、不平衡入力部または不平衡出力部が形成された共振器型電極パターンは、中央に位置するIDT電極の両側に配設されるIDT電極が、互いに同位相となるように形成されているとともに、平衡入力部または平衡出力部が形成された共振器型電極パターンは、中央に位置するIDT電極の両側に配設されるIDT電極が、互いに逆位相となるように形成されていることを特徴とする。

[0016]

【発明の実施の形態】本発明に係るSAW装置の実施形態を図面に基づき詳細に説明する。

【0017】本発明の電極構成の一例を図1に示す。図 1のSAW素子はIDT電極を3つSAW伝搬方向に沿 って並散し、IDT電極を挟むように反射器を配置した 共振器型と呼ばれる電極パターンを2段接続したもので ある。本発明の特徴は2段に接続した共振器型のSAW 素子であっても2つの出力端子の形状を対称な形にする ことができる電極構造になっているところにある。

【0018】すなわち、まず、不平衡入出力用電極パターンが形成された電極パターンに形成された両端のID T電極は、同位相になるように形成する。つぎに、平衡 入出力用電極パターンが形成された電極パターンの両端 10 のIDT電極は、不平衡入出力用電極パターンが形成された電極パターンとは異なり、両IDT電極が互いに反転して、逆位相になるように形成する。

【0019】また、電極の接続方法については、まず、不平衡入出力用電極端子を不平衡入出力用電極パターンが形成された電極パターンの中央に配置されたIDT電極に接続する。つぎに、上記、中央に形成されたIDT電極の両側の2つのIDT電極と平衡入出力用電極パターンが形成された電極パターンの中央のIDT電極を電極パターンで接続する。

20 【0020】つぎに、平衡入出力用電極パターンが形成された電極パターンの両側の2つのIDT電極をそれぞれ平衡入出力用端子に接続する。これにより、平衡入出力用電極パターンが形成された電極パターンの出力用IDT電極は、同じ方向へ出力端子を形成できるため、2つの出力用の電極端子を対称な形で形成できることが特徴となっている。

【0021】上記のような構造のSAW素子を用いれば、図4に示すように、外部筺体に実装し、ワイヤボンディングにより配線を行っても外部筐体の出力端子まで対称な構造にすることができる。また、図6に示すように、フリップチップ実装にしても外部筐体の出力端子まで対称な構造にすることができる。

【0022】上記のような構造のSAW装置であれば、不平衡入出力端子から平衡入出力端子1と平衡入出力端子2までの電極構造が対称な形状になっているため、電極構造に含まれるインダクタ成分や容量成分が各出力で等しくなり、その結果、平衡動作に優れたフィルタを作製することができるのである。

【0023】また、SAW装置用の圧電基板として、36°±3°YカットX伝搬タンタル酸リチウム単結晶、42°±3°YカットX伝搬タンタル酸リチウム単結晶、64°±3°YカットX伝搬ニオブ酸リチウム単結晶、41°±3°YカットX伝搬リチウム単結晶、45°±3°XカットZ伝搬四ホウ酸リチウム単結晶は電気機械結合係数が大きく、かつ、周波数温度係数が小さいため圧電基板として好ましい。圧電基板の厚みは0.1mm~0.5mm程度がよく、0.1mm未満では圧電基板がもろくなり、0.5mm超では材料コストと部品寸法が大きくなり、使用できない。

【0024】また、IDT電極および反射器は、Alも

5

しくはA 1 合金(A 1 - C u 系、A 1 - T i 系)からなり、蒸着法、スパッタ法、またはC V D 法などの薄膜形成法により形成する。電極厚みは0. 1 μ m \sim 0. 5 μ m程度とすることが S A W 装置としての特性を得るうえで好適である。

【0025】また、本発明に係るSAW装置の電極および圧電基板上のSAW伝搬部にSi、SiO2、Si N、Al2O3を保護膜として形成して、導電性異物による通電防止や耐電力向上を行ってもかまわない。

【0026】なお、本発明は上記の実施形態に限定され 10 るものではなく、本発明の要旨を逸脱しない範囲で種々 の変更は何ら差し支えない。

[0027]

【実施例】本発明に係るより具体的な実施例を以下に説明する。

【0028】900MHz帯に中心周波数を持つSAW 素子を作製した。42°YカットX伝搬タンタル酸リチウム単結晶からなる圧電基板上に、図1に示す構造の電極パターンを形成することにより作製した。

【0029】まず、洗浄した基板にスパッタリング法に 20 より A1-C u 電極を成膜した。膜厚は約0.4 μ mである。つぎに、レジストを約1 μ mの膜厚で塗布し、N 2 雰囲気中でベークを行った。つぎに紫外線を用いた縮小投影露光装置によるフォトリソグラフィー法により基板上に多数のSAWフィルタのレジストポジパターンを形成した。このときの最小線幅は約1.0 μ mである。

【0030】つぎに、RIE (Reactive Ion Etching) 装置によるドライエッチングを行い、電極パターンを形成した。つぎに、CVD (Chemical Vapor Deposition) 装置 30により、電極パターンおよび圧電基板上にSiO2を約0.02μm形成した。つぎに、レジストを約1μmの膜厚で塗布し、N2雰囲気中でベークを行った。

【0031】つぎに紫外線を用いた縮小投影露光装置によるフォトリソグラフィー法によりSAW共振子上SiO2の保護膜が形成できるようレジストパターンを形成した。つぎに、RIE(Reactive Ion Etching)装置によるドライエッチングを行い、SiO2による保護膜パターンを形成した。

【0032】 つぎに、ダイシングにより、SAW素子を個々に切り出した。つぎに、3mm角のセラミックパッケージにシリコン樹脂を塗布し、個々に切り出したSAW素子を1つ、セラミックパッケージ内に接着し、N2雰囲気中でベークを行った。つぎに、ワイヤボンディングにより 30μ 配径のAu線を配線することにより、SAW装置を作製した。

【0033】その後、SAW装置をネットワークアナライザに接続し、図10に示すような回路構成で各出力の挿入損失の周波数特性を測定した。通過帯域近傍の各出力の周波数特性を重ね書きしたグラフを図8に示す。本 50

発明品の各出力の特性は非常によく一致し、平衡の動作をしていることが確認できた。各出力の挿入損失の差は約0.5dB以下におさまった。

【0034】この実験の際、比較用として、本発明品にほかに、図2に示すような従来の電極パターンのSAW装置も作製し、同様な挿入損失の周波数特性の評価を行った。通過帯域近傍の各出力の周波数特性を重ね書きしたグラフを図9に示す。従来品の各出力の特性は通過帯域内で異なる特性を示し、平衡の動作をしていなかっ

た。各出力の挿入損失の差は約1.8 d B に達した。本 発明品と比較して品質的に劣るフィルタ特性となった。

【0035】この結果から、本発明品が従来に比べ、各出力の挿入損失の差が1.3dB向上していることが判り、本発明品のフィルタ特性が従来品に比べ改善されていることが確認された。

[0036]

【発明の効果】以上、説明したように、本発明の弾性表面波装置は、不平衡入力部または不平衡出力部が形成された共振器型電極パターンは、中央に位置するIDT電極の両側に配設されるIDT電極が、同位相となるように形成されているとともに、平衡入力部または平衡出力部が形成された共振器型電極パターンは、中央に位置するIDT電極の両側に配設されるIDT電極が、互いに反転して逆位相となるように形成され、かつ、互いに隣り合う共振器型電極パターンにおいて、一方の共振器型電極パターンに位置するIDT電極と、他方の共振器型電極パターンの中央以外に位置するIDT電極が接続されていることにより、フィルタ特性が良好で、高品質な平衡型弾性表面波装置を提供することができる。

0 【図面の簡単な説明】

【図1】本発明に係る2段接続のSAW素子を模式的に 説明する概略電極図である。

【図2】従来の2段接続のSAW素子を模式的に説明する概略電極図である。

【図3】従来の1段接続のSAW素子を模式的に説明する概略電極図である。

【図4】本発明に係わる弾性表面波装置を模式的に説明 する図であり、ワイヤボンディングにより配線した弾性 表面波装置の上面図および断面図である。

【図5】従来のワイヤボンディングにより配線した弾性 表面波装置の上面図である。

【図6】本発明のフリップチップ実装した弾性表面波装置の上面図および断面図である。

【図7】従来のフリップチップ実装した弾性表面波装置 の上面図である。

【図8】本発明の弾性表面波装置における通過帯域近傍 の周波数特性を示すグラフである。

【図9】従来の弾性表面波装置における通過帯域近傍の 周波数特性を示すグラフである。

【図10】弾性表面波装置の周波数特性の測定回路図で

ある。

【図11】本発明に係る弾性表面波装置の他の実施形態 を説明する概略電極図である。

【図12】本発明に係る弾性表面波装置の他の実施形態 を説明する概略電極図である。

【符号の説明】

1: SAW素子

2:ワイヤボンディング配線のSAW装置

3:フリップチップ実装のSAW装置

11:不平衡入出力端子

12:平衡入出力端子1

13:平衡入出力端子2

14:接地端子

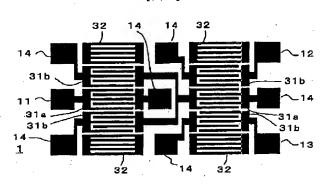
21:外部筐体の不平衡入出力端子

22:外部筺体の平衡入出力端子1

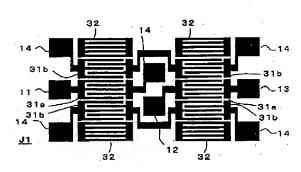
23:外部筐体の平衡入出力端子2

24:外部筐体の接地端子

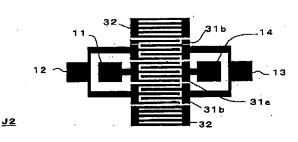
【図1】



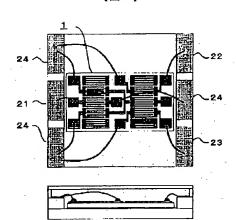
【図2】



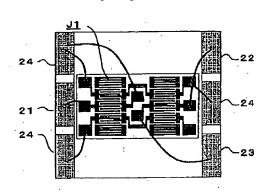
【図3】



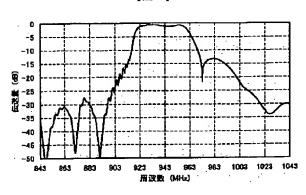
【図4】



【図5】



【図8】



2

